



Europäisches Patentamt  
European Patent Office  
Office européen des brevets



(11) EP 1 257 056 A1

(12) EUROPÄISCHE PATENTANMELDUNG

(43) Veröffentlichungstag:  
13.11.2002 Patentblatt 2002/46

(51) Int Cl.7: H03K 17/082

(21) Anmeldenummer: 01810465.3

(22) Anmeldetag: 11.05.2001

(84) Benannte Vertragsstaaten:  
AT BE CH CY DE DK ES FI FR GB GR IE IT LI LU  
MC NL PT SE TR  
Benannte Erstreckungsstaaten:  
AL LT LV MK RO SI

(72) Erfinder:  
• Hochstuhl, Gerhard  
79761 Waldshut-Tiengen (DE)  
• Volken, Andreas  
5200 Brugg (CH)

(71) Anmelder: ABB Schweiz AG  
5400 Baden (CH)

(74) Vertreter: ABB Patent Attorneys  
c/o ABB Schweiz AG  
Brown Boveri Strasse 6  
5400 Baden (CH)

(54) Verfahren zur Abschaltung eines Bipolartransistors mit isoliert angeordneter Gateelektrode und Vorrichtung zur Durchführung des Verfahrens

(57) Es wird Verfahren zur Abschaltung eines Bipolartransistors mit isoliert angeordneter Gateelektrode (IGBT) (1) angegeben, welche mittels einer die Gate-Kathodenspannung ( $U_{GK}$ ) zwischen Gateelektrode (G) und Kathode (K) anlegenden Gateelektrodentreiberstufe (2) angesteuert wird, wobei die Anoden-Kathodenspannung des IGBT (1) auf Entsättigung überwacht wird und bei Entsättigung ein Rückmeldesignal ( $S_R$ ) ausge-

geben und der Gateelektrodentreiberstufe (2) zugeführt wird. Darüber hinaus wird die Gate-Kathodenspannung ( $U_{GK}$ ) bei Entsättigung nach Massgabe einer differenzierbaren Funktion bis auf einen Wert in der Grössenordnung des Schwellwertes ( $U_S$ ) der Gate-Kathodenspannung ( $U_{GK}$ ) reduziert. Ferner wird eine Vorrichtung zur Durchführung des Verfahrens offenbart, welche eine Abschalteneinrichtung (4) zur Reduktion der Gate-Kathodenspannung ( $U_{GK}$ ) umfasst.

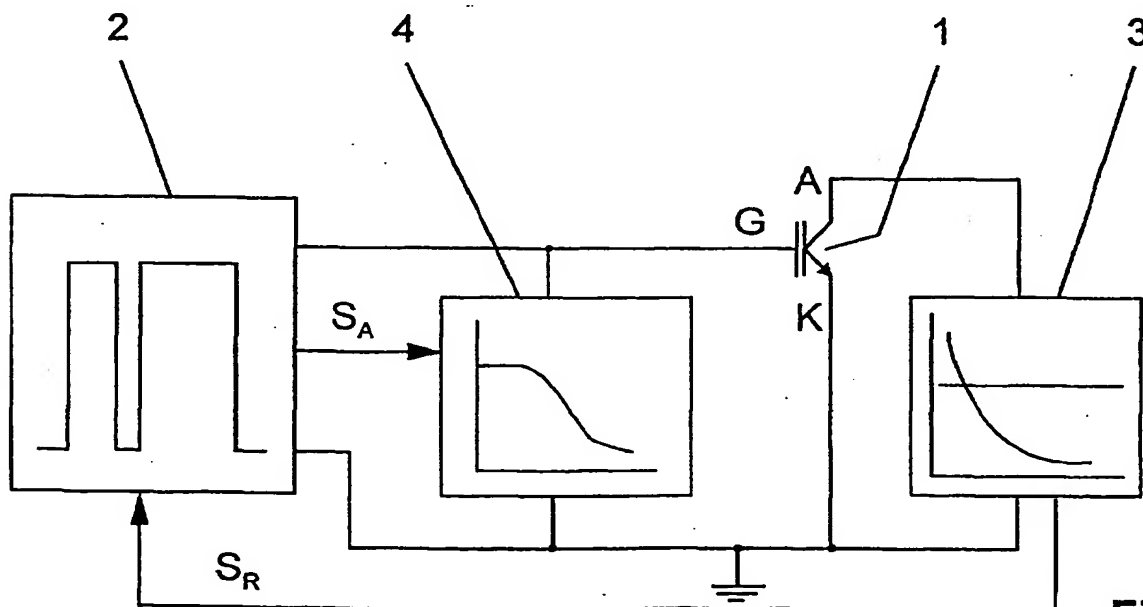


Fig. 1

## Beschreibung

### Technisches Gebiet

**[0001]** Die Erfindung bezieht sich auf das Gebiet der Leistungselektronik. Sie geht aus von einem Verfahren zur Abschaltung eines Bipolartransistors mit isoliert angeordneter Gateelektrode (IGBT) und einer Vorrichtung zur Durchführung des Verfahrens gemäss dem Oberbegriff der unabhängigen Ansprüche.

### Stand der Technik

**[0002]** Feldgesteuerte Halbleiterschalter, insbesondere Bipolartransistoren mit isoliert angeordneter Gateelektrode (IGBT), werden derzeit vermehrt in leistungselektronischen Anwendungen wie in der Stromrichter-technik und insbesondere in Stromrichtern für elektrisch Antriebe oder Netzkopplungen eingesetzt. Diese werden über ihre Gateelektrode mit Hilfe einer Gateelektrodentreiberstufe durch Anlegen einer entsprechenden Gate-Kathodenspannung angesteuert.

**[0003]** Bei Fehlerfällen in Stromrichteranwendungen kann im Stromrichter in den IGBTs ein Kurzschluss im Hauptstrompfad des IGBTs, d.h. zwischen der Anode und Kathode des IGBTs auftreten. Im Kurzschlussfall steigt dabei der Strom im Hauptstrompfad sehr schnell auf eine hohe Stromamplitude an, so dass das Stromintegral über der Zeit unzulässig hohe Werte annimmt. Während dieses auftretenden Überstromes wird der IGBT in die Entsättigung getrieben, wobei die Anoden-Kathodenspannung am IGBT schnell ansteigt, insbesondere auf den Wert der zu schaltenden Spannung. Dadurch wird ein äusserst kritischer Zustand des IGBTs erreicht: Der IGBT führt zum einen im Hauptstrompfad über die Anode und Kathode einen hohen Strom (Überstrom). Zum anderen liegt gleichzeitig eine hohe Anoden-Kathodenspannung zwischen Anode und Kathode des IGBTs an. Daraus resultiert eine extrem hohe momentane Verlustleistung, die den IGBT zerstören kann.

**[0004]** Eine geeignete Vorrichtung zum Abschalten eines IGBTs ist in der DE 199 18 966 A1 offenbart. Darin wird die Anoden-Kathodenspannung des IGBTs auf Entsättigung überwacht und bei Entsättigung ein Rückmeldesignal ausgegeben, welches der Gateelektrodentreiberstufe zugeführt wird. Auf das Rückmeldesignal hin wird die Gate-Kathodenspannung stufenweise, insbesondere in zwei Stufen reduziert und der IGBT somit abgeschaltet. Diese stufenweise Reduktion der Gate-Kathodenspannung bewirkt eine schnelle, ebenfalls stufenweise verlaufende Reduktion des Überstromes im Hauptstrompfad. Trotz minimaler parasitärer Induktivitäten, insbesondere im Hauptstrompfad an der Anode des IGBTs, werden durch solche schnelle Stromänderungen erheblich Überspannungen induziert. Diese Überspannungen können die maximal zulässige Sperrspannung des IGBTs überschreiten und den IGBT zer-

stören.

### Darstellung der Erfindung

**[0005]** Aufgabe der Erfindung ist es deshalb, ein Verfahren zum Abschalten eines Bipolartransistors mit isoliert angeordneter Gateelektrode (IGBT) anzugeben, bei dem Schäden an dem betreffenden IGBT und weiteren Bauelementen vermieden werden können. Ferner ist eine Vorrichtung anzugeben, mit der das Verfahren in besonders einfacher Weise durchgeführt wird. Diese Aufgabe wird durch die Merkmale des Anspruchs 1 und 8 gelöst. In den Unteransprüchen sind vorteilhafte Weiterbildungen der Erfindung angegeben.

**[0006]** Beim erfindungsgemässen Verfahren zur Abschaltung eines Bipolartransistors mit isoliert angeordneter Gateelektrode (IGBT), der mittels einer die Gate-Kathodenspannung zwischen Gateelektrode und Kathode anlegenden Gateelektrodentreiberstufe angesteuert wird, wird die Anoden-Kathodenspannung des IGBTs auf Entsättigung überwacht. Tritt eine Entsättigung auf, so wird ein Rückmeldesignal ausgegeben und der Gateelektrodentreiberstufe zugeführt. Erfindungsgemäss wird die Gate-Kathodenspannung bei Entsättigung nach Massgabe einer differenzierbaren Funktion bis auf einen Wert in der Grössenordnung des Schwellwertes der Gate-Kathodenspannung reduziert. Diese Reduktion bewirkt, dass keine schnellen Stromänderungen, insbesondere sprunghafte Stromänderungen im Hauptstrompfad auftreten können, so dass ein Auftreten von induzierten Überspannungen infolge zu schneller Stromänderungen vorteilhaft auf ein Minimum reduziert werden kann. Schäden am IGBT und an weiteren Bauelementen können somit vermieden werden. Weiterhin wird der IGBT durch die vorstehend genannte Reduktion der Gate-Kathodenspannung thermisch weniger stark belastet, wodurch sich seine Lebensdauer erhöht und damit eine erhöhte Verfügbarkeit des IGBTs erreicht werden kann und zudem Kosten eingespart werden können.

**[0007]** Die erfindungsgemässe Vorrichtung zur Durchführung des Verfahrens zur Abschaltung eines IGBTs umfasst eine die Gate-Kathodenspannung an die Gateelektrode und Kathode des IGBTs anlegende Gateelektrodentreiberstufe. Ferner weist die Vorrichtung eine mit der Anode und der Kathode des IGBTs verbundene Entsättigungsüberwachungseinrichtung zur Ausgabe des Rückmeldesignals bei Entsättigung des IGBTs auf, die mit der Gateelektrodentreiberstufe verbunden ist. Desweiteren ist eine Abschalteinrichtung zur Reduktion der Gate-Kathodenspannung bis auf einen Wert in der Grössenordnung des Schwellwertes der Gate-Kathodenspannung nach Massgabe einer differenzierbaren Funktion vorgesehen, die mit der Gateelektrode und der Kathode des IGBTs verbunden ist. Die erfindungsgemässe Vorrichtung zur Durchführung ist somit sehr einfach und kostengünstig realisierbar, da der Schaltungsaufwand äusserst gering gehalten wer-

den kann und zudem nur eine geringe Anzahl an Bauelementen für den Aufbau benötigt wird.

[0008] In einer bevorzugten Ausführungsform der erfindungsgemässen Vorrichtung weist die Abschaltvorrichtung einen Schalter mit einer zeitlich veränderbaren Widerstandscharakteristik auf. Dadurch kann die differenzierbare Funktion, nach welcher die Reduktion der Gate-Kathodenspannung erfolgt, besonders einfach erzeugt werden, so dass vorteilhaft eine weitere Reduktion der Kosten erreicht werden kann.

[0009] Diese und weitere Aufgaben, Vorteile und Merkmale der vorliegenden Erfindung werden aus der nachfolgenden detaillierten Beschreibung eines bevorzugten Ausführungsbeispiels der Erfindung in Verbindung mit der Zeichnung offensichtlich.

### Kurze Beschreibung der Zeichnungen

[0010] Es zeigen:

Fig. 1 eine Ausführungsform einer erfindungsgemässen Vorrichtung zur Durchführung eines Verfahrens zur Abschaltung eines Bipolartransistors mit isoliert angeordneter Gateelektrode (IGBT),

Fig. 2 eine Ausführungsform einer erfindungsgemässen Abschaltvorrichtung und

Fig. 3 ein zeitlicher Verlauf der Gate-Kathodenspannung des IGBTs für einen Abschaltvorgang des IGBTs.

[0011] Die in der Zeichnung verwendeten Bezugszeichen und deren Bedeutung sind in der Bezugszeichenliste zusammengefasst aufgelistet. Grundsätzlich sind in den Figuren gleiche Teile mit gleichen Bezugszeichen versehen. Die beschriebene Ausführungsform steht beispielhaft für den Erfindungsgegenstand und hat keine beschränkende Wirkung.

### Wege zur Ausführung der Erfindung

[0012] In Fig. 1 ist eine Ausführungsform einer erfindungsgemässen Vorrichtung zur Durchführung eines Verfahrens zur Abschaltung eines Bipolartransistors mit isoliert angeordneter Gateelektrode (IGBT) 1 dargestellt. Die Vorrichtung weist eine Gateelektrodentreiberstufe 2 auf, die gemäss Fig. 1 mit der Gateelektrode G des IGBTs 1 und der Kathode K des IGBTs 1 verbunden ist, wobei die Gateelektrodentreiberstufe 2 den IGBT 1 durch Anlegen einer Gate-Kathodenspannung  $U_{GK}$ , insbesondere durch Anlegen eines positiven Spannungspotentials für die Gate-Kathodenspannung  $U_{GK}$  für das Einschalten des IGBTs 1, ansteuert.

[0013] Beim erfindungsgemässen Verfahren wird die zwischen der Anode A des IGBTs 1 und der Kathode K anliegende Anoden-Kathodenspannung auf Entsätti-

gung hin überwacht. Tritt diese Entsättigung auf, d.h. steigt die Anoden-Kathodenspannung bei eingeschaltetem IGBT 1 auf einen unzulässigen Wert an, wird ein Rückmeldesignal  $S_R$  ausgegeben und der Gateelektrodentreiberstufe 2 zugeführt. Erfindungsgemäss wird dann die Gate-Kathodenspannung  $U_{GK}$  bei der vorstehend beschriebenen Entsättigung des IGBTs 1 nach Massgabe einer differenzierbaren Funktion bis auf einen Wert in der Grössenordnung des Schwellwertes  $U_S$  der Gate-Kathodenspannung  $U_{GK}$  reduziert. Die Reduktion nach Massgabe der differenzierbaren Funktion bewirkt vorteilhaft, dass keine schnellen Stromänderungen im Hauptstrompfad zwischen Anode A und Kathode K, insbesondere sprunghafte Stromänderungen auftreten können. Ein Auftreten von Überspannungen, hervorgerufen durch Induktion an parasitären Induktivitäten, insbesondere im Hauptstrompfad an der Anode A, kann somit in erwünschtem Masse reduziert werden. Ferner können Schäden am IGBT 1 oder an weiteren in Fig. 1 der Übersichtlichkeit halber nicht dargestellten Bauelementen durch die Reduktion der Gate-Kathodenspannung  $U_{GK}$  erfolgreich vermieden werden. Vorzugsweise wird auf das Rückmeldesignal  $S_R$  hin ein Abschaltsignal  $S_A$  erzeugt und durch Ausgabe des Abschaltsignals  $S_A$  mit der vorstehend erläuterten Reduktion gestartet.

[0014] In Fig. 3 ist ein zeitlicher Verlauf der Gate-Kathodenspannung  $U_{GK}$  für einen Abschaltvorgang des IGBTs 1 gezeigt, wobei die Gate-Kathodenspannung  $U_{GK}$  bei eingeschaltetem IGBT 1 auf einem positiven Spannungspotential liegt, bevor mit der Reduktion der Gate-Kathodenspannung  $U_{GK}$  gestartet wird. Gemäss Fig. 3 verläuft die Reduktion nach einer differenzierbaren Funktion. Für die Reduktion der Gate-Kathodenspannung  $U_{GK}$  hat sich als vorteilhaft erwiesen, dass die differenzierbare Funktion im wesentlichen rampenförmig verläuft. Gemäss Fig. 3 weist eine solche Funktion keine undifferenzierbaren Stellen, wie beispielsweise Knicke, auf, so dass keine schnellen Stromänderungen im Hauptstrompfad bewirkt werden und somit eine weitere Reduzierung des Auftretens von Überspannungen erreicht werden kann. Vorzugsweise erfolgt die Reduktion der Gate-Kathodenspannung  $U_{GK}$  zeitlich im Bereich zwischen  $2\mu s$  und  $6\mu s$ . Durch diesen Bereich wird vorteilhaft erreicht, dass die momentane Verlustleistung des IGBT nicht auf unzulässig hohe Werte ansteigt und gleichzeitig keine unzulässig hohen Überspannungen erzeugt werden.

[0015] Erfindungsgemäss wird die Gate-Kathodenspannung  $U_{GK}$ , wie bereits vorstehend erwähnt, bis auf einen Wert in der Grössenordnung des Schwellwertes  $U_S$  der Gate-Kathodenspannung  $U_{GK}$  reduziert. Diese Reduktion bis auf einen Wert in der Grössenordnung des Schwellwertes  $U_S$  der Gate-Kathodenspannung  $U_{GK}$  bewirkt, dass der Strom im Hauptstrompfad im Falle einer Entsättigung des IGBTs 1 soweit reduziert wird, dass der IGBT 1 abgeschaltet werden kann, ohne dass sich der Strom derart ändert, dass unzulässig hohe

Überspannungen infolge von Induktion in parasitären Induktivitäten im Hauptstrompfad erzeugt werden. Nach dieser Reduktion wird die Gate-Kathodenspannung  $U_{GK}$  erfindungsgemäss auf einen Wert unterhalb des Schwellwertes  $U_S$  der Gate-Kathodenspannung  $U_{GK}$  abgesenkt, wobei dieses Absenken vorteilhaft mittels der Gateelektrodenstreiberstufe 2 erfolgt. Die Gateelektrodenstreiberstufe 2 legt dazu ein negatives Spannungspotential zwischen die Gateelektrode G und der Kathode K an, so dass die Gate-Kathodenspannung  $U_{GK}$  auf das negative Spannungspotential gezogen wird und der IGBT 1 in gewünschter Weise abgeschaltet werden kann.

[0016] Die erfindungsgemäss Vorrichtung zur Durchführung des Verfahrens weist gemäss der in Fig. 1 dargestellten Ausführungsform neben der bereits genannten Gateelektrodenstreiberstufe 2 eine mit der Anode A des IGBTs 1 und der Kathode K verbundene Entsättigungsüberwachungseinrichtung 3 auf, die der Ausgabe des Rückmeldesignals  $S_R$  bei Entsättigung des IGBTs 1 dient. Diese Entsättigungsüberwachungseinrichtung 3 ist zur Zuführung des Rückmeldesignals  $S_R$  an die Gateelektrodenstreiberstufe 2 mit dieser verbunden.

[0017] Erfindungsgemäss umfasst die Vorrichtung gemäss Fig. 1 eine zur Reduktion der Gate-Kathodenspannung  $U_{GK}$  vorgesehene Abschalteinrichtung 4, die die Gate-Kathodenspannung  $U_{GK}$  bis auf einen Wert in der Grössenordnung des Schwellwertes  $U_S$  der Gate-Kathodenspannung  $U_{GK}$  nach Massgabe einer differenzierbaren Funktion reduziert, wobei die Abschalteinrichtung 4 mit der Gateelektrode G und der Kathode K verbunden ist. Dadurch wird ein besonders einfach zu realisierender Aufbau erreicht, der zudem kostengünstig ist, da der Schaltungsaufwand sehr gering gehalten werden kann und nur wenige Bauteile für einen Aufbau benötigt werden.

[0018] Die Gateelektrodenstreiberstufe 2 dient der Erzeugung des Abschaltsignals  $S_A$  auf das Rückmeldesignal  $S_R$  hin, wobei durch die Ausgabe des Abschaltsignals  $S_A$  an die Abschalteinrichtung 4 mit der Reduktion der Gate-Kathodenspannung  $U_{GK}$  in beschriebener Weise gestartet wird. Zu diesem Zweck ist die Gateelektrodenstreiberstufe 2 mit der Abschalteinrichtung 4 verbunden.

[0019] Im folgenden wird eine Ausführungsform einer erfindungsgemässen Abschalteinrichtung 4, die in Fig. 2 dargestellt ist, näher erläutert. Gemäss Fig. 2 weist die Abschalteinrichtung 4 einen Schalter 5 mit einer zeitlich veränderbaren Widerstandscharakteristik auf. Dadurch kann die differenzierbare Funktion, nach welcher die Reduktion der Gate-Kathodenspannung  $U_{GK}$  erfolgt, besonders einfach erzeugt werden. Der Schalter 5 umfasst gemäss Fig. 2 einen Metall-Oxid-Feldeffekttransistor (MOSFET) 6, einen Kondensator 7 sowie einen ersten Widerstand 8. Am Steueranschluss 9 des MOSFETs 6 ist ein Umschalter 10 angeschlossen, der durch das Abschaltsignal  $S_A$  der Gateelektrodenstreiberstufe 2 steuerbar ist. Mittels des Umschalters 10 ist der

Kondensator 7 mit dem Steueranschluss 9 verbindbar. Weiterhin ist eine Spannungsquelle 14, die vorzugsweise als Gleichspannungsquelle ausgebildet ist, durch den Umschalter 10 mit dem Kondensator 7 verbindbar.

Darüber hinaus ist der Kondensator 7 gemäss Fig. 2 mit einem ersten Hauptanschluss 11 des MOSFETs 6 verbunden, wobei der erste Hauptanschluss 11 zudem über eine Diode 12 mit der Gateelektrode G des IGBTs 1 verbunden ist. Der erste Widerstand 8 des Schalters 5 ist gemäss Fig. 2 mit dem Steueranschluss 9 und einem zweiten Hauptanschluss 13 des MOSFETs 6 verbunden, wobei der zweite Hauptanschluss 13 mit der Kathode K des IGBTs 1 verbunden ist. Weiterhin ist ein zweiter Widerstand 15 vorgesehen, der mit dem Steueranschluss 9 verbunden ist. Gemäss Fig. 2 ist der MOSFET 6 durch das Abschaltsignal  $S_A$  an seinem Steueranschluss 9 über den zweiten Widerstand 15 steuerbar.

[0020] Im Normalbetrieb des eingeschalteten IGBTs 1 ist der Umschalter 10 derart umgelegt, dass der Kondensator 7 mit der Spannungsquelle 14 verbunden ist. Der Kondensator 7 ist damit auf den Spannungswert aufgeladen, der der Gate-Kathodenspannung  $U_{GK}$  abzüglich des Wertes der Spannungsquelle 14 entspricht. In diesem Zustand sperrt der MOSFET 6. Tritt nun eine Entsättigung des IGBTs 1 auf, so wird der Umschalter 10 durch das bei Entsättigung durch die Gateelektrodenstreiberstufe 2 ausgegebene Abschaltsignal  $S_A$  derart angesteuert, dass der Umschalter 10 den Kondensator 7 mit dem Steueranschluss 9 des MOSFETs 6 verbindet. Gleichzeitig wird der MOSFET 6 durch das Abschaltsignal  $S_A$  an seinem Steueranschluss 9 über den zweiten Widerstand 15 angesteuert. Durch den bereits vorgeladenen Kondensator 7 kann der MOSFET 6 sehr schnell an den Anfangswert des leitenden Zustands des MOSFETs 6 geführt werden, ohne dass kostbare Zeit vergeht, bis dieser Punkt erreicht ist. Zudem können damit vorteilhaft undifferenzierbare Stellen, wie Knicke oder Spitzen beim Start der Reduktion der Gate-Kathodenspannung  $U_{GK}$  vermieden werden. Ferner lässt sich der Kondensator 7 derart um, dass sich die Spannung am Steueranschluss 9 erhöht und der Strom zwischen erstem Hauptanschluss 11 und zweitem Hauptanschluss 13 fortlaufend ansteigt und der MOSFET 6 mehr und mehr leitet. Mit diesem Stromanstieg geht die bereits beschriebene Reduktion der Gate-Kathodenspannung  $U_{GK}$  einher, wie dies im zeitlichen Verlauf der Gate-Kathodenspannung  $U_{GK}$  für einen Abschaltvorgang des IGBTs 1 gemäss Fig. 3 gezeigt ist. Der Schalter 5 weist somit eine zeitlich veränderbare Widerstandscharakteristik auf, die einem zeitlich kleiner werdenden Widerstandsverhalten entspricht. Mit diesem zeitlichen Verhalten der Widerstandscharakteristik ist die differenzierbare Funktion zur Reduktion der Gate-Kathodenspannung  $U_{GK}$  besonders einfach realisierbar. Der zeitliche Verlauf dieser Reduktion kann durch Wahl des Wertes des ersten Widerstands 8, des zweiten Widerstands 15 und des Wertes des Kondensators 7 präzise

und mit wenig Aufwand eingestellt werden. Desweiteren ist mit dieser Wahl auch eine sehr genaue Einstellung des Wertes möglich, auf den die Gate-Kathodenspannung  $U_{GK}$  reduziert werden soll, wobei dieser Wert vorteilhaft in der Grössenordnung des Schwellwertes  $U_S$  der Gate-Kathodenspannung  $U_{GK}$  liegt. Die weitere Absenkung der Gate-Kathodenspannung  $U_{GK}$  erfolgt durch die Gateelektrodentreiberstufe 2 in bereits erläuteter Weise.

[0021] Insgesamt zeichnet sich die erfindungsgemässe Vorrichtung durch einen sehr einfachen und kostengünstigen Aufbau aus, da der Schaltungsaufwand äusserst gering ist und zudem nur eine geringe Anzahl an Bauelementen für den Aufbau benötigt wird.

#### Bezugszeichenliste

#### [0022]

- |    |  |    |
|----|--|----|
| 1  | Bipolartransistor mit isoliert angeordneter Gateelektrode (IGBT) | 20 |
| 2  | Gateelektrodentreiberstufe                                       |    |
| 3  | Entsättigungsüberwachungseinrichtung                             |    |
| 4  | Abschalteinrichtung  |    |
| 5  | Schalter   | 25 |
| 6  | Metall-Oxid-Feldeffekttransistor (MOSFET)                        |    |
| 7  | Kondensator  |    |
| 8  | erster Widerstand  |    |
| 9  | Steueranschluss  |    |
| 10 | Umschalter   | 30 |
| 11 | erster Hauptanschluss  |    |
| 12 | Diode  |    |
| 13 | Zweiter Hauptanschluss   |    |
| 14 | Spannungsquelle  |    |
| 15 | zweiter Widerstand   | 35 |

#### Patentansprüche

- |    |   |                |
|----|---|----------------|
| 1. | Verfahren zur Abschaltung eines Bipolartransistors mit isoliert angeordneter Gateelektrode (IGBT) (1), welcher mittels einer die Gate-Kathodenspannung ( $U_{GK}$ ) zwischen Gateelektrode (G) und Kathode (K) anlegenden Gateelektrodentreiberstufe (2) angesteuert wird, wobei die Anoden-Kathodenspannung des IGBT (1) auf Entsättigung überwacht wird und bei Entsättigung ein Rückmeldesignal ( $S_R$ ) ausgegeben und der Gateelektrodentreiberstufe (2) zugeführt wird, <b>dadurch gekennzeichnet, dass</b> die Gate-Kathodenspannung ( $U_{GK}$ ) bei Entsättigung nach Massgabe einer differenzierbaren Funktion bis auf einen Wert in der Grössenordnung des Schwellwertes ( $U_S$ ) der Gate-Kathodenspannung ( $U_{GK}$ ) reduziert wird. | 40<br>45<br>50 |
| 2. | Verfahren nach Anspruch 1, <b>dadurch gekennzeichnet, dass</b> auf das Rückmeldesignal ( $S_R$ ) hin ein Abschaltsignal ( $S_A$ ) erzeugt wird und durch Aus-   | 55             |

gabe des Abschaltsignals ( $S_A$ ) mit der Reduktion der Gate-Kathodenspannung ( $U_{GK}$ ) gestartet wird.

- |     |   |                            |
|-----|---|----------------------------|
| 3.  | Verfahren nach Anspruch 1 oder 2, <b>dadurch gekennzeichnet, dass</b> die Funktion im wesentlichen rampenförmig verläuft.   | 5                          |
| 4.  | Verfahren nach einem der vorhergehenden Ansprüche, <b>dadurch gekennzeichnet, dass</b> die Reduktion der Gate-Kathodenspannung ( $U_{GK}$ ) zeitlich im Bereich zwischen $2\mu s$ und $6\mu s$ erfolgt.   | 10                         |
| 5.  | Verfahren nach einem der vorhergehenden Ansprüche, <b>dadurch gekennzeichnet, dass</b> die Gate-Kathodenspannung ( $U_{GK}$ ) nach der Reduktion auf einen Wert unterhalb des Schwellwertes ( $U_S$ ) abgesenkt wird.   | 15                         |
| 6.  | Verfahren nach Anspruch 5, <b>dadurch gekennzeichnet, dass</b> die Absenkung der Gate-Kathodenspannung ( $U_{GK}$ ) mittels der Gateelektrodentreiberstufe (2) erfolgt.   | 20                         |
| 7.  | Verfahren nach Anspruch 6, <b>dadurch gekennzeichnet, dass</b> die Gateelektrodentreiberstufe (2) ein negatives Spannungspotential zwischen der Gateelektrode (G) und der Kathode (K) anlegt.   | 25                         |
| 8.  | Vorrichtung zur Durchführung eines Verfahrens zur Abschaltung eines Bipolartransistors mit isoliert angeordneter Gateelektrode (IGBT), welche eine die Gate-Kathodenspannung ( $U_{GK}$ ) an die Gateelektrode (G) und Kathode (K) des IGBTs (1) anlegende Gateelektrodentreiberstufe (2) umfasst und eine mit der Anode (A) und der Kathode (K) des IGBT (1) verbundene Entsättigungsüberwachungseinrichtung (3) zur Ausgabe eines Rückmeldesignals ( $S_R$ ) bei Entsättigung des IGBTs (1) aufweist, die mit der Gateelektrodentreiberstufe (2) verbunden ist, <b>dadurch gekennzeichnet, dass</b> eine zur Reduktion der Gate-Kathodenspannung ( $U_{GK}$ ) bis auf einen Wert in der Grössenordnung des Schwellwertes ( $U_S$ ) der Gate-Kathodenspannung ( $U_{GK}$ ) nach Massgabe einer differenzierbaren Funktion vorgesehene Abschalteinrichtung (4) mit der Gateelektrode (G) und der Kathode (K) verbunden ist. | 30<br>35<br>40<br>45<br>50 |
| 9.  | Vorrichtung nach Anspruch 8, <b>dadurch gekennzeichnet, dass</b> die Gateelektrodentreiberstufe (2) zur Ausgabe eines auf das Rückmeldesignal ( $S_R$ ) hin erzeugtes Abschaltsignals ( $S_A$ ) an die Abschalteinrichtung (4) mit der Abschalteinrichtung (4) verbunden ist.   | 55                         |
| 10. | Vorrichtung nach Anspruch 9, <b>dadurch gekennzeichnet, dass</b> die Abschalteinrichtung (4) einen Schalter (5) mit einer zeitlich veränderbaren Wider-   |                            |

standscharakteristik aufweist.

11. Vorrichtung nach Anspruch 10, **dadurch gekennzeichnet, dass** der Schalter (5) einen Metall-Oxid-Feldeffekttransistor (MOSFET) (6), einen Kondensator (7) und einen ersten Widerstand (8) aufweist. 5
12. Vorrichtung nach Anspruch 11, **dadurch gekennzeichnet, dass** am Steueranschluss (9) des MOSFET (6) ein durch das Abschaltsignal ( $S_A$ ) steuerbarer Umschalter (10) angeschlossen ist, wobei der Kondensator (7) durch den Umschalter (10) mit dem Steueranschluss (9) verbindbar ist. 10
13. Vorrichtung nach Anspruch 12, **dadurch gekennzeichnet, ein zweiter Widerstand (15) mit dem Steueranschluss (9) verbunden ist**, wobei der MOSFET (6) durch das Abschaltsignal ( $S_A$ ) an seinem Steueranschluss (9) über den zweiten Widerstand (15) steuerbar ist. 15 20
14. Vorrichtung nach einem der Ansprüche 11 bis 13, **dadurch gekennzeichnet, dass** der Kondensator (7) mit einem ersten Hauptanschluss (11) des MOSFETs (6) verbunden ist, wobei der erste Hauptanschluss (11) über eine Diode (12) mit der Gateelektrode (G) des IGBTs (1) verbunden ist. 25
15. Vorrichtung nach einem der Ansprüche 12 bis 14, **dadurch gekennzeichnet, dass** der erste Widerstand (8) mit dem Steueranschluss (9) und einem zweiten Hauptanschluss (13) des MOSFETs (6) verbunden ist, wobei der zweite Hauptanschluss (13) mit der Kathode (K) des IGBTs (1) verbunden ist. 30 35
16. Vorrichtung nach Anspruch 12, **dadurch gekennzeichnet, dass** eine Spannungsquelle (14) durch den Umschalter (10) mit dem Kondensator (7) verbindbar ist. 40

45

50

55

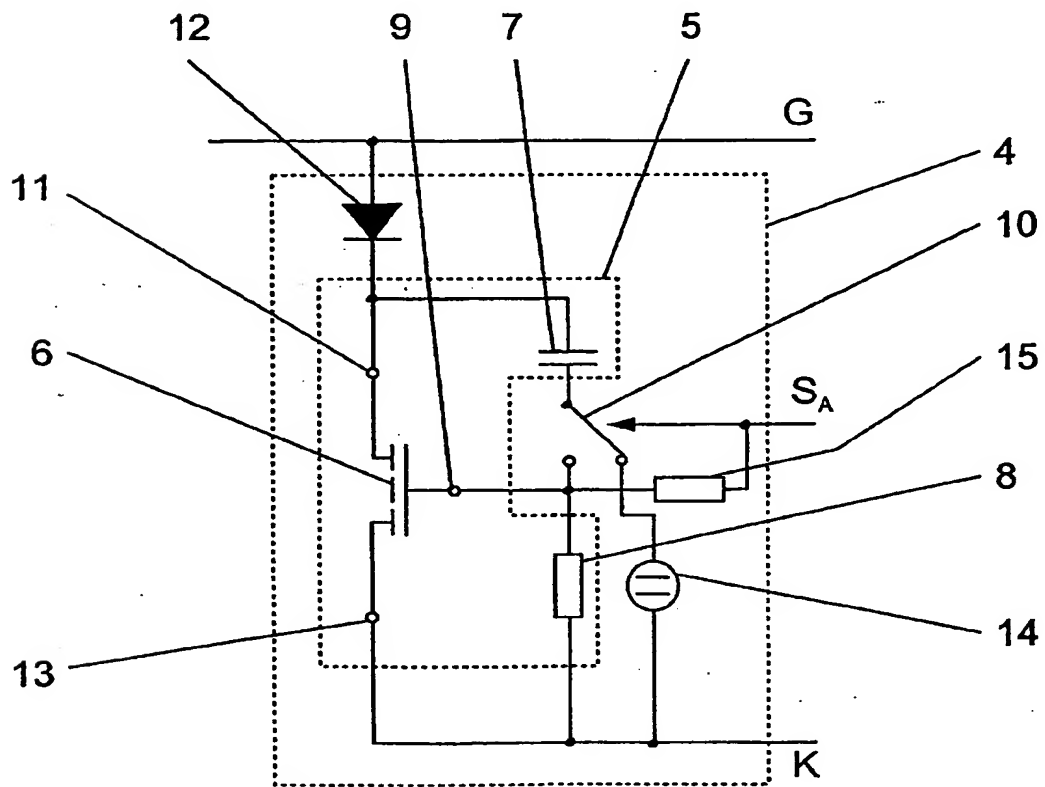
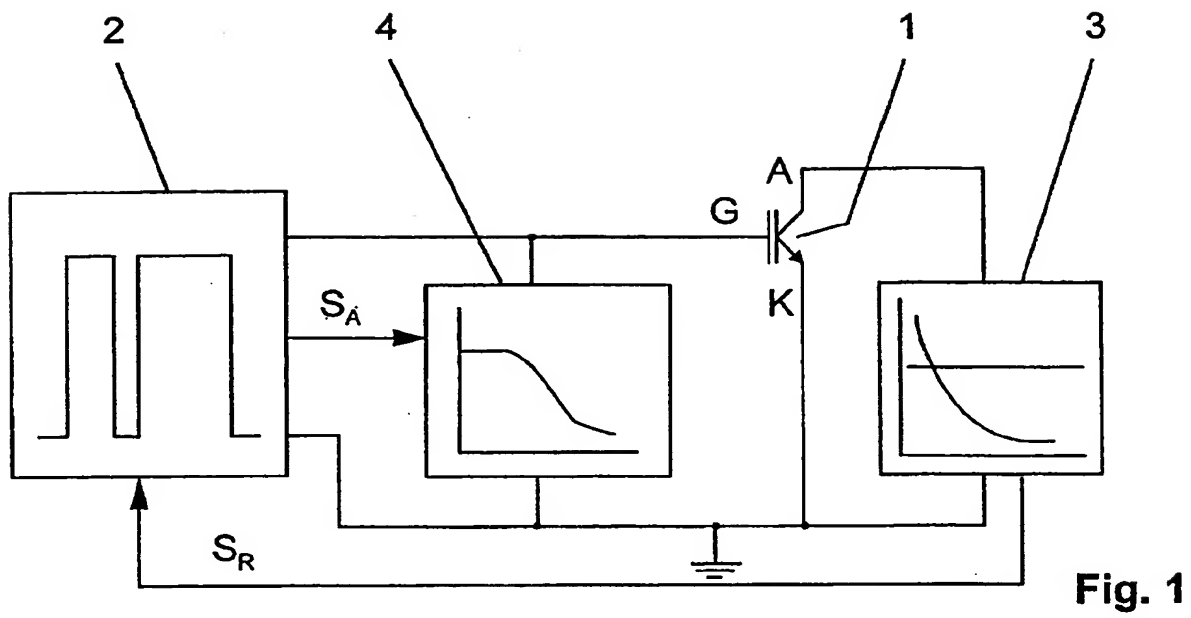


Fig. 2

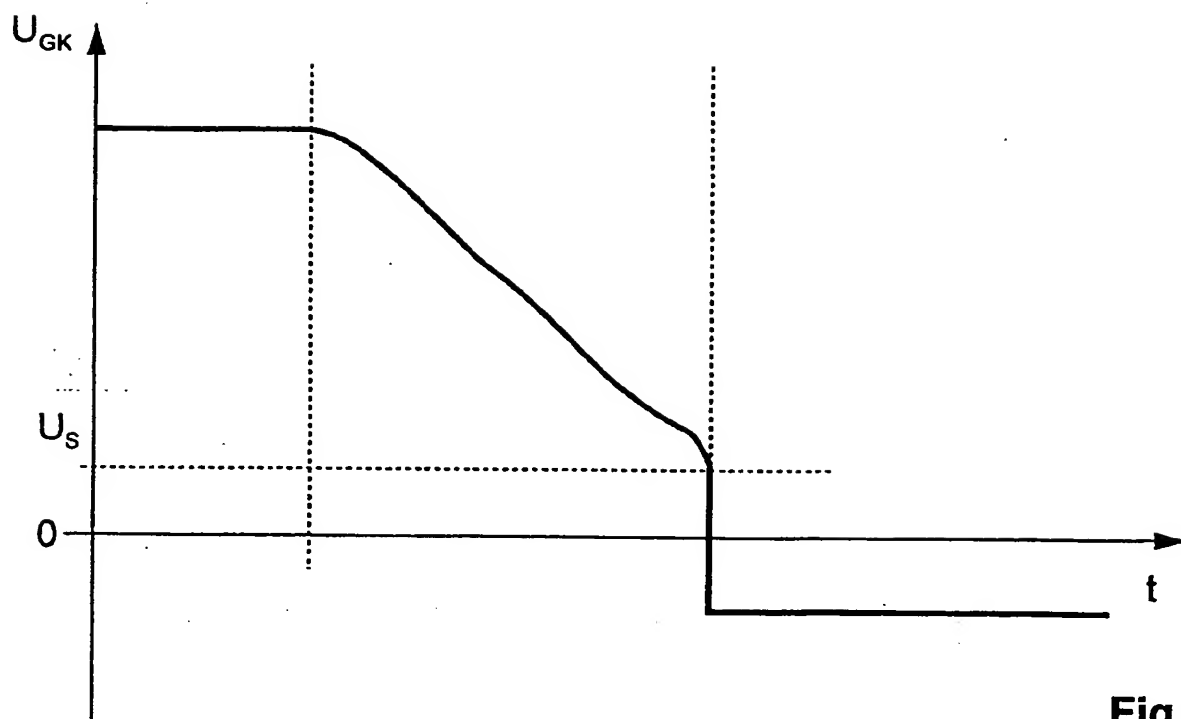


Fig. 3





Europäisches  
Patentamt

# EUROPÄISCHER RECHERCHENBERICHT

Nummer der Anmeldung  
EP 01 81 0465

EINSCHLÄGIGE DOKUMENTE			
Kategorie	Kennzeichnung des Dokuments mit Angabe, soweit erforderlich, der maßgeblichen Teile	Betrifft Anspruch	KLASSIFIKATION DER ANMELDUNG (Int.Cl.7)
X	EP 0 748 045 A (YORK INT CORP) 11. Dezember 1996 (1996-12-11) * Spalte 3, Zeile 29 - Spalte 4, Zeile 43 * * Spalte 7, Zeile 13 - Spalte 10, Zeile 5 * * Abbildungen 1-3,5 *	1-11	H03K17/082
X	US 5 173 848 A (ROOF RICHARD W) 22. Dezember 1992 (1992-12-22) * Spalte 3, Zeile 24 - Spalte 4, Zeile 36; Abbildung 3 *	1-3,8,9	
			RECHERCHIERTE SACHGEBIETE (Int.Cl.7)
			H03K
Der vorliegende Recherchenbericht wurde für alle Patentansprüche erstellt			
Recherchenort DEN HAAG		Abschlußdatum der Recherche 17. Oktober 2001	
		Prüfer Cantarelli, R	
KATEGORIE DER GENANNTEN DOKUMENTE		T: der Erfindung zugrunde liegende Theorien oder Grundsätze E: Älteres Patentdokument, das jedoch erst am oder nach dem Anmeldedatum veröffentlicht worden ist D: in der Anmeldung angeführtes Dokument L: aus anderen Gründen angeführtes Dokument ----- &: Mitglied der gleichen Patentfamilie, übereinstimmendes Dokument	
X: von besonderer Bedeutung allein betrachtet Y: von besonderer Bedeutung in Verbindung mit einer anderen Veröffentlichung derselben Kategorie A: technologischer Hintergrund O: nichtschriftliche Offenbarung P: Zwischenliteratur			

**ANHANG ZUM EUROPÄISCHEN RECHERCHENBERICHT  
 ÜBER DIE EUROPÄISCHE PATENTANMELDUNG NR.**

EP 01 81 0465

In diesem Anhang sind die Mitglieder der Patentfamilien der im obengenannten europäischen Recherchenbericht angeführten Patentedokumente angegeben.  
 Die Angaben über die Familienmitglieder entsprechen dem Stand der Datei des Europäischen Patentamts am  
 Diese Angaben dienen nur zur Unterrichtung und erfolgen ohne Gewähr.

17-10-2001

Im Recherchenbericht angeführtes Patentedokument	Datum der Veröffentlichung	Mitglied(er) der Patentfamilie	Datum der Veröffentlichung
EP 0748045      A	11-12-1996	AU      703840 B2	01-04-1999
		AU      5200796 A	19-12-1996
		CA      2172890 A1	07-12-1996
		CN      1139836 A ,B	08-01-1997
		EP      0748045 A2	11-12-1996
		JP      8335862 A	17-12-1996
		US      5898554 A	27-04-1999
US 5173848      A	22-12-1992	DE      69215657 D1	16-01-1997
		DE      69215657 T2	27-03-1997
		EP      0556379 A1	25-08-1993
		ES      2094931 T3	01-02-1997
		JP      6501836 T	24-02-1994
		WO      9305557 A1	18-03-1993

Für nähere Einzelheiten zu diesem Anhang : siehe Amtsblatt des Europäischen Patentamts, Nr.12/82